

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezyowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M5 syntezy wielopoziomowych układów kombinacyjnych z wykorzystaniem wewnętrznych pętli sprzężenia zwrotnego PLD pakietu ZUBR (D_5) dla układów rodziny CLASSIC

Name	L	N	P	D_A	D_5	D_A/D_5
9sym	9	1	87	44	60	0,73
Alu4	14	8	1028	270	140	1,93
Apex3	54	50	280	108	100	1,08
Apex4	9	19	438	106	100	1,06
Cps	24	109	654	44	100	0,44
Ex1010	10	10	1024	304	80	3,80
Inc	7	9	34	32	40	0,80
Seq	41	35	1459	122	180	0,68
Table3	14	14	175	54	100	0,54
Table5	17	15	158	42	80	0,53
Z9sym	9	1	420	272	60	4,53
mid						1,46