

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M5 syntezy wielopoziomowych układów kombinacyjnych z wykorzystaniem wewnętrznych pętli sprzężenia zwrotnego PLD pakietu ZUBR (D_5) dla układów rodziny MAX 7000

Name	L	N	P	D_A	D_5	D_A/D_5
Alu4	14	8	1028	51,5	25,7	2,00
Apex1	45	45	206	50,7	21,6	2,35
Apex3	54	50	280	37,5	373	1,01
Ex1010	10	10	1024	1023	19,8	5,17
Seq	41	35	1459	682	32,2	2,12
Table3	14	14	175	19,9	22,1	0,90
Table5	17	15	158	44,9	24,7	1,82
Z9sym	9	1	420	31,6	14,8	2,14
mid						2,19