

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezyzowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M5 syntezy wielopoziomowych układów kombinacyjnych z wykorzystaniem wewnętrznych pętli sprzężenia zwrotnego PLD pakietu ZUBR (D_5) dla układów rodziny FLEX 10K

Name	L	N	P	D_A	D_5	D_A/D_5
9sym	9	1	87	33	27,8	1,19
Alu4	14	8	1028	46,2	42	1,10
Apex1	45	45	206	49,6	51,4	0,96
Apex2	39	3	1035	40,6	38,3	1,06
Cps	24	109	654	57	55	1,04
Pdc	16	40	1280	48,4	34,6	1,40
Seq	41	35	1459	51,9	47,4	1,09
Table3	14	14	175	52,7	51,4	1,03
Table5	17	15	158	49,1	56,5	0,87
Z9sym	9	1	420	38,1	30	1,27
mid						1,00