

Porównanie kosztów realizacji (liczby makrokomórek) układów kombinacyjnych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (C_2) dla układów rodziny MAX 7000

Name	L	N	P	C_M	C_2	C_M/C_2
Apex2	39	3	1035	73	6	12,7
Clip	9	5	167	19	5	3,80
Cps	24	109	654	220	125	1,76
Duke2	22	29	87	49	34	1,44
Rd73	7	3	141	19	4	4,75
Seq	41	35	1459	249	38	6,55
Squar5	5	8	32	8	7	1,14
mid						4,59