

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (D_M) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (D_2) dla układów rodziny MAX 7000

Name	L	N	P	D_M	D_2	D_M/D_2
Apex2	39	3	1035	15	15	1,00
Clip	9	5	167	15	15	1,00
Cps	24	109	654	23	15	1,53
Duke2	22	29	87	23	15	1,53
Rd73	7	3	141	15	15	1,00
Seq	41	35	1459	23	15	1,53
Squar5	5	8	32	15	15	1,00
mid						1,23