

Porównanie kosztów realizacji (liczby makrokomórek) układów kombinacyjnych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (C_2) dla układów rodziny FLEX 10K

Name	L	N	P	C_M	C_2	C_M/C_2
9sym	9	1	87	57	19	3,00
B12	15	9	431	27	23	1,17
Bw	5	28	87	59	56	1,05
E64	65	65	65	87	85	1,02
Inc	7	9	34	35	30	1,17
mid						1,48