

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (D_M) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (D_2) dla układów rodziny FLEX 10K

Name	L	N	P	D_M	D_2	D_M/D_2
9sym	9	1	87	21	16	1,31
B12	15	9	431	10	10	1,00
Bw	5	28	87	9	9	1,00
E64	65	65	65	56	40	1,40
Inc	7	9	34	13	9	1,44
mid						1,23