

Porównanie kosztów realizacji (liczby makrokomórek) układów kombinacyjnych synteżowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody M5 syntezy wielopoziomowych układów kombinacyjnych z wykorzystaniem wewnętrznych pętli sprzężenia zwrotnego PLD pakietu ZUBR (C_5) dla układów rodziny MAX 7000

Name	L	N	P	C_M	C_5	C_M/C_5
Cps	24	109	654	220	145	1,52
Ex1010	10	10	1024	168	130	1,29
Misex3c	14	14	305	46	44	1,05
Rd84	8	4	256	44	23	1,91
Seq	41	35	1459	249	248	1,00
mid						1,35