

Porównanie kosztów realizacji (liczby makrokomórek) układów kombinacyjnych syntezowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody M5 syntezy wielopoziomowych układów kombinacyjnych z wykorzystaniem wewnętrznych pętli sprzężenia zwrotnego PLD pakietu ZUBR (C_5) dla układów rodziny FLEX 10K

Name	L	N	P	C_M	C_5	C_M/C_5
9sym	9	1	87	57	31	1,84
Apex1	45	45	206	637	530	1,20
Apex4	9	19	438	797	711	1,12
Cps	24	109	654	711	440	1,62
Ex1010	10	10	1024	855	636	1,34
Seq	41	35	1459	898	635	1,41
Table3	14	14	175	438	350	1,25
Z5xp1	7	10	128	45	31	1,45
Z9sym	9	1	420	46	34	1,35
mid						1,40