

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (D_2) dla układów rodziny CLASSIC

Name	L	N	P	D_A	D_2	D_A/D_2
9sym	9	1	87	44	20	2,20
Alu4	14	8	1028	270	20	13,50
Apex3	54	50	280	108	22	4,91
Apex4	9	19	438	106	20	5,30
Cps	24	109	654	44	22	2,00
Ex1010	10	10	1024	304	20	15,20
Inc	7	9	34	32	20	1,60
Seq	41	35	1459	122	22	5,55
Z9sym	9	1	420	272	20	13,60
mid						7,10