

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezyowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (D_2) dla układów rodziny MAX 7000

Name	L	N	P	D_A	D_2	D_A/D_2
9sym	9	1	87	15,5	6	2,58
Alu4	14	8	1028	51,5	12,5	4,12
Apex3	54	50	280	37,5	15	2,50
Apex4	9	19	438	79,9	12,5	6,39
Ex1010	10	10	1024	102,3	7,5	13,64
Z9sym	9	1	420	31,6	6	5,27
mid						5,75