

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach przy przejściu sygnałów z wejść na wyjścia układu) układów kombinacyjnych syntezowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody M2 syntezy jednopoziomowych układów kombinacyjnych z zastosowaniem montażowego łączenia wyjść funkcją OR pakietu ZUBR (D_2) dla układów rodziny FLEX 10K

Name	L	N	P	D_A	D_2	D_A/D_2
9sym	9	1	87	33	20,2	1,63
B12	15	9	431	19,9	16,5	1,21
Cps	24	109	654	57	59,3	0,96
Inc	7	9	34	22,8	19	1,20
Pdc	16	40	1280	48,4	25,5	1,90
Z9sym	9	1	420	38,1	20,2	1,89
mid						1,47