

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach części kombinacyjnej) automatów skończonych syntezyowanych za pomocą pakietu MAX+PLUS II firmy Altera (D_A) i przy wykorzystywaniu metody A8 syntezy automatów skończonych klasy AD pakietu ZUBR (D_8) dla układów rodziny FLEX 10K

Name	L	N	M	P	D_A	D_8	D_A/D_8
beecount	3	4	7	28	23	14,1	1,63
dk15	3	5	4	32	23,1	15,9	1,45
ex3	2	2	10	36	16,4	15,2	1,08
ex5	2	2	9	32	17,7	11,5	1,54
ex7	2	2	10	36	18,5	11,5	1,61
lion9	2	1	9	25	18,2	11,5	1,58
s1	8	6	20	107	32,6	23,1	1,41
s27	4	1	6	34	27	18,8	1,44
shiftreg	1	1	8	16	17,2	11,6	1,48
tav	4	4	4	49	22,3	13,2	1,69
train11	2	1	11	25	18,6	13,5	1,38
mid							1,48