

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezowanych za pomocą pakietu WebPack firmy Xilinx (C_x) i przy wykorzystywaniu metody A2 syntezy automatów skończonych klasy A i B pakietu ZUBR (C_2) dla układów XC 9000

Name	L	N	M	P	C_x	C_2	C_x/C_2
beecount	3	4	7	28	9	6	1,50
dk16	2	3	27	108	15	9	1,67
ex2	2	2	19	72	11	6	1,83
ex3	2	2	10	36	10	5	2,00
ex5	2	2	9	32	9	4	2,25
ex7	2	2	10	36	9	4	2,25
lion9	2	1	9	25	7	3	2,33
s27	4	1	6	34	6	4	1,50
train11	2	1	11	25	9	3	3,00
mid							2,04