

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezy za pomocą pakietu WebPack firmy Xilinx (C_x) i przy wykorzystywaniu metody A5 syntezy automatów skończonych klasy E pakietu ZUBR (C_5) dla układów VIRTEX II

Name	L	N	M	P	C_x	C_5	C_x/C_5
beecount	3	4	7	28	31	8	3,88
dk15	3	5	4	32	40	21	1,90
ex3	2	2	10	36	19	11	1,73
ex5	2	2	9	32	17	4	4,25
ex7	2	2	10	36	17	3	5,67
keyb	7	2	19	170	99	81	1,22
lion	2	1	4	11	8	3	2,67
lion9	2	1	9	25	26	3	8,67
mc	3	5	4	10	12	6	2,00
s27	4	1	6	34	26	19	1,37
shiftreg	1	1	8	16	9	3	3,00
tav	4	4	4	49	9	8	1,13
train11	2	1	11	25	27	3	9,00
train4	2	1	4	14	6	3	2,00
mid							3,46