

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezy za pomocą pakietu WebPack firmy Xilinx (C_x) i przy wykorzystywaniu metody A7 syntezy automatów skończonych klasy ADE pakietu ZUBR (C_7) dla układów XC 9500

Name	L	N	M	P	C_x	C_7	C_x/C_7
beecount	3	4	7	28	9	6	1,50
ex2	2	2	19	72	11	6	1,83
ex3	2	2	10	36	10	4	2,5
ex5	2	2	9	32	9	4	2,25
ex7	2	2	10	36	9	5	1,8
keyb	7	2	19	170	16	9	1,78
lion9	2	1	9	25	7	3	2,33
s1	8	6	20	107	17	7	2,43
s27	4	1	6	34	6	3	2,00
s510	19	7	47	77	21	12	1,75
train11	2	1	11	25	9	2	4,5
mid							2,24