

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezy za pomocą pakietu WebPack firmy Xilinx (C_x) i przy wykorzystywaniu metody A9 syntezy automatów skończonych klasy AE pakietu ZUBR (C_9) dla układów XC 9500

Name	L	N	M	P	C_x	C_9	C_x/C_9
beecount	3	4	7	28	9	6	1,50
dk16	2	3	27	108	15	8	1,88
ex3	2	2	10	36	10	4	2,50
ex5	2	2	9	32	9	5	1,8
ex7	2	2	10	36	9	4	2,25
keyb	7	2	19	170	16	9	1,78
lion9	2	1	9	25	7	3	2,33
train11	2	1	11	25	9	3	3,00
mid							2,13