

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody A2 syntezy automatów skończonych klasy A i B pakietu ZUBR (C_2) dla MAX 7000

Name	L	N	M	P	C_M	C_2	C_M/C_2
bbara	4	2	10	60	6	4	1,50
beecount	3	4	7	28	7	4	1,75
dk15	3	5	4	32	6	5	1,20
dk17	2	3	8	32	6	4	1,50
ex2	2	2	19	72	16	3	5,33
ex3	2	2	10	36	6	5	1,20
ex5	2	2	9	32	5	3	1,67
ex6	5	8	8	34	11	8	1,38
ex7	2	2	10	36	5	3	1,67
lion9	2	1	9	25	5	3	1,67
sse	7	7	16	56	13	12	1,08
train11	2	1	11	25	5	3	1,67
mid							1,80