

Porównanie szybkości działania (maksymalnego opóźnienia w nanosekundach części kombinacyjnej) automatów skończonych syntezowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (D_M) i przy wykorzystywaniu metody A2 syntezy automatów skończonych klasy A i B pakietu ZUBR (D_2) dla układów rodziny MAX 7000

Name	L	N	M	P	D_M	D_2	D_M/D_2
bbara	4	2	10	60	15	23	0,65
beecount	3	4	7	28	15	15	1,00
dk15	3	5	4	32	15	15	1,00
dk17	2	3	8	32	15	15	1,00
ex2	2	2	19	72	15	23	0,65
ex3	2	2	10	36	15	15	1,00
ex5	2	2	9	32	15	15	1,00
ex6	5	8	8	34	15	23	0,65
ex7	2	2	10	36	15	15	1,00
lion9	2	1	9	25	14	15	0,93
sse	7	7	16	56	23	15	1,53
train11	2	1	11	25	15	15	1,00
mid							0,95