

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody A2 syntezy automatów skończonych klasy A i B pakietu ZUBR (C_2) dla XC 9500

Name	L	N	M	P	C_M	C_2	C_M/C_2
bbara	4	2	10	60	71	59	1,20
beecount	3	4	7	28	51	24	2,13
dk15	3	5	4	32	67	61	1,10
dk17	2	3	8	32	61	55	1,11
ex2	2	2	19	72	168	83	2,02
ex3	2	2	10	36	76	46	1,65
ex5	2	2	9	32	64	29	2,21
ex6	5	8	8	34	167	124	1,35
ex7	2	2	10	36	78	24	3,25
lion9	2	1	9	25	44	17	2,59
sse	7	7	16	56	164	134	1,22
train11	2	1	11	25	69	19	3,63
mid							1,96