

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezyowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody A7 syntezy automatów skończonych klasy ADE pakietu ZUBR (C_7) dla FLEX 10K

Name	L	N	M	P	C_M	C_7	C_M/C_7
bbara	4	2	10	60	20	17	1,18
bbsse	7	7	16	56	63	54	1,17
beecount	3	4	7	28	16	10	1,60
ex2	2	2	19	72	45	33	1,36
ex3	2	2	10	36	22	11	2,00
ex4	6	9	14	21	30	24	1,25
ex5	2	2	9	32	19	7	2,71
ex7	2	2	10	36	20	3	6,67
lion9	2	1	9	25	13	3	4,33
s1	8	6	20	107	142	36	3,94
sse	7	7	16	56	63	54	1,17
train11	2	1	11	25	20	6	3,33
mid							2,56