

Porównanie kosztów realizacji (liczby makrokomórek) automatów skończonych syntezowanych za pomocą pakietu FPGA Advantage firmy Mentor Graphics (C_M) i przy wykorzystywaniu metody A7 syntezy automatów skończonych klasy ADE pakietu ZUBR (C_7) dla VIRTEX II

Name	L	N	M	P	C_M	C_7	C_M/C_7
bbara	4	2	10	60	37	16	2,31
bbsse	7	7	16	56	81	48	1,69
beecount	3	4	7	28	13	10	1,30
ex2	2	2	19	72	35	34	1,03
ex3	2	2	10	36	17	7	2,43
ex4	6	9	14	21	57	23	2,48
ex5	2	2	9	32	16	6	2,67
ex7	2	2	10	36	17	3	5,67
lion9	2	1	9	25	41	3	13,67
s1	8	6	20	107	117	30	3,90
sse	7	7	16	56	81	48	1,69
train11	2	1	11	25	43	5	8,60
mid							3,95